

バージョンアップ対応CPU 追補版

1. バージョンアップ内容 V1.6.4A

対応CPUの追加

以下のCPUに対応致しました。(*印新規対応)

H8/3022F、H8/3039F、H8/3048F、*H8/3048BF、H8/3052F、*H8/3052BF、H8/3062F、H8/3062RF、H8/3062AF、*H8/3062BF、H8/3064F、*H8/3064BF、H8/3067F、*H8/3068F、H8/3334YF、H8/3337YF、H8/3337SF、H8/3434F、H8/3437F、H8/3437SF、H8/3644F、H8/3664F、*H8/3664N、*H8/3670F、*H8/3672F、H8/3857F、H8/538F、H8/539F、H8/539SF(mode7)
 H8S/2128F、H8S/2132F、H8S/2132RF、H8S/2134F、*H8S/2134AF、H8S/2138F、*H8S/2138AF、H8S/2142F、H8S/2142RF、H8S/2144F、*H8S/2144AF、H8S/2148F、*H8S/2148AF、*H8S/2149YVF、*H8S/2214F、H8S/2238F、*H8S/2258F、H8S/2328F、*H8S/2329F、H8S/2338F、*H8S/2339F、H8S/2345F、H8S/2357F、*H8S/2612F、H8S/2623F、*H8S/2626F、H8S/2633F、*H8S/2636F、
 SH7017F、SH7044F、SH7045F、*SH7046F、SH7050F、SH7051F、*SH7052F、*SH7053F、*SH7054F、SH7055F

注意：H8S/2149YVFの設定は「H8S/2149YF」と設定下さい

：*H8/3052BF、*H8/3062BF、*H8/3064BFの接続は各々H8/3052F、H8/3062AF、H8/3064Fと同じです

接続ケーブルBを使用します。対応追加CPUについての接続は以下の表を参照下さい。また取扱説明書を参照ください。

接続ケーブルB		CPU 総称							
No.	信号名	H8S/2144AF	H8S/2148AF	H8S/2149YF	H8S/2214F	H8S/2329F	H8S/2339F	H8S/2612F	H8S/2626F
1	GND	GND	GND	GND	GND	GND	GND	GND	GND
2	TxD	TXD1	TXD1	TXD1	TXD2	TXD1	TXD1	TXD2	TXD2
3	RxD	RXD1	RXD1	RXD1	RXD2	RXD1	RXD1	RXD2	RXD2
4	/RESET	/RES	/RES	/RES	/RES	/RES	/RES	/RES	/RES
5	Vin	Vin	Vin	Vin	Vin	Vin	Vin	Vin	Vin
6	FW*(P*)	P9*(注6)	P9*(注6)	P9*(注6)	FWE	---	---	FEW	FWE
7	MD*	MD*(注6)	MD*(注6)	MD*(注6)	MD2	MD2	MD2	MD2	MD2
8	GND	GND	GND	GND	GND	GND	GND	GND	GND

接続ケーブルB		CPU 総称							
No.	信号名	H8S/2636F							
1	GND	GND							
2	TxD	TXD1							
3	RxD	RXD1							
4	/RESET	/RES							
5	Vin	Vin							
6	FW*(P*)	FWE							
7	MD*	MD2							
8	GND	GND							

接続ケーブルB		CPU 総称						
No.	信号名	H8/3048BF	H8/3068F	H8/3664N	H8/3672	H8/3670		
1	GND	GND	GND	GND	GND	GND		
2	TxD	TXD1	TXD1	TXD	TXD	TXD		
3	RxD	RXD1	RXD1	RXD	RXD	RXD		
4	/RESET	/RES	/RES	/RES	/RES	/RES		
5	Vin	Vin	Vin	Vin	Vin	Vin		
6	FW*(P*)	FWE	Few	P85(注7)	P85(注7)	P85(注7)		
7	MD*	MD2	MD2	NMI	NMI	NMI		
8	GND	GND	GND	GND	GND	GND		

接続ケーブルB		CPU 総称							
No.	信号名	SH7046F	SH7052F	SH7053F	SH7054F				
1	GND	GND	GND	GND	GND				
2	TxD	TXD3	TXD1	TXD1	TXD1				
3	RxD	RXD3	RXD1	RXD1	RXD1				
4	/RESET	/RES	/RES	/RES	/RES				
5	Vin	Vin	Vin	Vin	Vin				
6	FW* (P*)	FWP	FWE	FWE	FWE				
7	MD*	MD1	MD1	MD1	MD1				
8	GND	GND	GND	GND	GND				

■ 注意 接続時の注意事項

- (1) Fig. 4 を参照に回路を構成下さい。推奨接続コネクタは IL-S-8P-S2L2-EF (JAE製) です。
- (2) MD * 端子、FW* (P*)端子は使用するモードで約10k Ω 程度でプルアップ又はプルダウンして使用して下さい。(各CPUのマニュアルをご参照ください)
- (3) /RES端子は、オープンコレクタ出力のため約10k Ω 程度のプルアップが必要です。
- (4) SCI端子は232レベルとTTLレベルが選択されます。システムと接続される前に選択下さい。接続してからの切替は絶対行わないで下さい。
- (5) 通常動作時SCIを使用する場合切替回路が必要です。(但し、回路構成により省略が可能ですので回路を参考下さい)TTLレベルは、システムの電圧に併せて5V/3Vが選択されます。システムと接続される前に選択下さい。接続してからの切替は絶対行わないで下さい。
- (6) リセット時 P*0~P*2=1、MD0,MD1=0 の条件でのポート書き込み方式タイプを選択された場合 I.S.P-100 側はリセット時 FW*(P*)=1、MD*=0 となります。
P*0~P*2、MD0,MD1 ピンはリセット時に、条件が一致するよう必要に応じて外部回路を取り付けてください
- (7) P85 端子は入力端子に設定下さい。
- (8) Vinの電流容量は数mA程度必要です。(取扱説明書 18,外部インターフェイス を参照下さい)

「単一電源版 F-ZTAT マイコンポート書き込みアプリケーションノート (4.ユーザー-実機使用例)」(株)日立製作所 発行をご参考ください